EDITION PROCESSING METHOD OF IC CARD

Patent Number:

JP59071179

Publication date:

1984-04-21

Inventor(s):

NISHIKAWA SEIICHI; others: 02

Applicant(s):

DAINIPPON INSATSU KK

Requested Patent:

☐ JP<u>59071179</u>

Application Number: JP19820181833 19821016

Priority Number(s):

IPC Classification:

G11C7/00; G06K19/06

EC Classification:

Equivalents:

Abstract

PURPOSE:To attain efficient correction and edition of information content to be stored by reading out all the information in an EEPROM, storing them in an RAM buffer in an IC card processor, editing and processing the part requiring the correction or alteration of the stored information in the RAM buffer and rewriting the result to the EEPROM.

CONSTITUTION: The information stored in the EEPROM in the IC card is read in the RAM buffer tentatively, and the result of required data processing is displayed on a monitor screen. The data processing is repeated and the processing is finished, the editing mode is commanded with the input operation of the command key, the correction and edition of the information content while observing the monitor screen and the result of edition is stored in the RAM buffer in the IC card processor. When the edition processing is finished in this way, all the information stored in the EEPROM is erased by the input operation of a command key and the rewrite mode is selected, allowing to rewrite the information stored tentatively in the RAM buffer into the EEPROM.

Data supplied from the esp@cenet database - 12

(19) 日本国特許庁 (JP)

40特許出願公開

[®]公開特許公報(A)

昭59—71179

MInt. Cl.3 G.11 C 7/00 G 06 K 19/06

識別記号

庁内整理番号 6549-5B 7313-5B

❸公開 昭和59年(1984)4月21日

発明の数 審査請求 未請求

(全 4 頁)

⑤I Cカードにおける編集処理方法

创特

昭57-181833

20出

昭57(1982)10月16日

@発 明

西川誠一 東京都小金井区市貫井北町 2

15 - 12

@発明者 岡田浩一 00発 明 者 城輝明

東京都杉並区荻窪1-49-19

東京都新宿区市谷鷹匠町 6

の出願 人 大日本印刷株式会社

東京都新宿区市谷加賀町1丁目

12番地

人 弁理士 安形雄三

明細街の浄雪(内容に変更なし) - ATT .

発明の名称

IC カードにおける編集処理方法

特許請求の範囲

1. データ処理を行なうためのマイクロコンピュ うと、データを記憶格納するための似気的に消 去は可能でプログラム可能な HOMとを具備した IC カードに対して、前記IC カード内に格納 されている情報の修正又は変更祭の編集処理を 行なう際に、前記 ROMに格納されている情報を 全て読出し、IC カード処理要量内のHAMバッ ファ内に一旦配馈し、前記記憶情報の修正又は 変更を要する個所を前記 RAMパッファ内で翻築 処理する処理ステップと、前記IC カード内の HOMに格納されている情報を消去するための処 理ステップと、前記IC カード内の NVMに脳巣 処理袋の情報を再替込みする処理ステップとを 具偏したことを特徴とする 10 カードにおける **稻集処理方法。**

- 2. 前記 IC カードに格納されている情報の編集 処理を1パイト単位で行なうことが可能である 特許請求の範囲第1項記載の IC カードにおけ る機集処理方法。
- 3. 前記IC カードに格納されている情報の編集 処理を1ピット単位で行なうことが可能である 特許請求の範囲第1項記載の IC カードにおけ る編集処理方法。

発明の詳細な説明

この発明は、マイクロコンピュータ(マイクロ プロセツサ)とメモリとを内蔵した 10 カードに 対し、情報の修正又は変更等の編集を行なうため のICカードにおける蝴集処理方法に崩せる。

IC 米子が埋設されたカード、いわゆる IC カ ードはその用途としてID カードや銀行カード, クレジットカードなどの個人識別カードとして広 く利用されていると共に、情報ファイルやその他 の用途に利用されるようになつてきた。従来、IC カードの使用方法としては、情報を選時甞込んで ゆく追配方式や1回に全メモリに情報を省込んで 保存する方式等があるが、これらの方法では格納 されている情報の1部を体正したい場合、内蔵メ モリの種類によつては不可能な場合があつた。

ここに、ICカードに内閣される情報格納用の メモリとしては、普込み可能な ROM (Programmable HOM; PROM)が用いられることが多いが、PROM の複類としては破壊配録方式の消去不可能なPHUM 、紫外殻服射により得込まれたデータの消去が可 能在ROM (Erasable and Programmable ROM; BPROM) 。依然的に甘込まれたデータの消去が 可能介 ROM (Electrically Erasable and Programmable ROM; EEPHOM)等があり、PHOM及 びEPHOMの場合、一旦情報を書込むと作正。編 集個所があつても内容を沓換えることができない。 ため、修正したい場合はその個所を無効にし、利 たに内容を引き加えるしか方法がなかつた。そし て、IC カードに内閣するメモリとして EEPROM を用いた場合は、配針された情報が不用になつた。 場合にその情報を消去することでカードを再使用

(3)

るICカードに対して、ICカード内に治納されている情報の修正または変更等の翻集処理を行なう際に、上記 EEPROM に格納されている情報を全て脱出し、ICカード処理装置内の HAMパッファ 内に一旦記憶し、配復情報の修正または変更を収する偏所を HAMパッファ内で輸集処理するための処理ステップと、ICカード内の EEPROM に粉料されている情報を消去するための処理ステップと、ICカード内の EEPROM・に編集処理後の情報を再替込みする処理ステップとを其偏したものである。

終付図はこの発明の好適な実施例を、適配方式のICカード処理方法で実現する処理フローを示すものであり、ICカード内のEEPHUM に格納されている情報の編集処理を行かう場合、生ずコマンドキーの入力操作によつてリードモードを指示する(ステップSI〜S3)。そして、このリードモードで、ICカード内のEEPROM に格納されている情報を一時ICカード処理接ば内のRAMパッフア内に脱込み(ステップS4)、所致のデーク処理を行なつて(ステップS5)後にその超果をモニ

することが可能となるが、記録された情報の1部を修正したい場合には、従来の10カード処理方法ではメモリ内に格納されている全ての情報の消去後に、1部修正した情報全てを新たに初めから外部装置からキーイン(またはインブット)して当込んでいく必要があり、特に追記方式の場合、格納されている情報の修正や編集に非常に煩雑な作業を必要とし、実用性に乏しいという欠点があった。

よつて、この帰頭の目的は従来の I C カード処理方法が有していた欠点を解消し、格納された情報の一括消去が可能な I C カードに対し、格納されている情報内容の修正及び顕集を能率的に行なうことを可能とした I C カードにおける胡集処理方法を提供することにある。

以下この発明を脱明する。

この発明は、データ処理を行なうためのマイクロコンピュータ(マイクロブロセッサ)と、データを記憶格納するための電気的に消去が可能でプログラム可能な RUM (EEPRUM) とを其偏して成

(4)

タ順面上に表示する(ステップ N6)。かかるデータ処理を繰返してその処理が終了すると(ステップ N7)、次にコマンドキーの入力操作によつて弱 後モードや指示する(ステップ S2)。 動壌モード 化なると(ステップ S2)。 動壌モード 化なると(ステップ S2)、 砂果が良好に たるまで修正作業を繰返し(ステップ S21~S24)、 必果結果を再度 IC カード処理を置内の RAMパッファに格納する。なお、この編集モードにおいてはデータの哲込みも可能であり、ライトモード時にデータキーを操作することによつて新しいデータをむ込むことができ(ステップ S10~ S14)、これら修正データ及び投込データが RAMパッファに一時的に格納されることになる。

このようにして編集処理が終了すると、次にコマンドキーの入力操作によつて消去モードを指示する(ステップ S 2 、 S 30)。こうして消去モードが選択されると、ステップ S 30 ~ B 33に従つてIC カード内の BEPROM に格納されている情報は全て消去される。この時、 BEPROM 内の情報が消

特開昭59-71179 (3)

ている ISPROM 内の情報の消去処理を、情報の脳 災処理の後に行なうようにしているが、消去処理 を脳災処理と並行して行なうようにしても良い。 また、観報モードとして、リードモード、修正モ ード、消去モード(再書込みを含む)を一連の処 避としても良く、この勘合にはモードが変わる都 関コマンドでモードを選択する必要がある。

図面の簡単な服明

照はこの発明の一実施例を示すフローチャート である。

S1~S7、S10~S14、S20~S24、S30~ S38…処理ステップ。

出願人代理人 安 形 雄 三

(8)

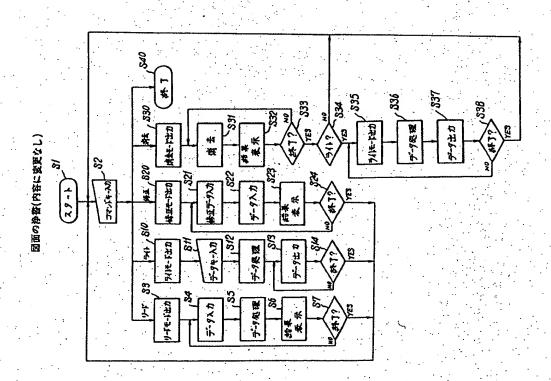
去されたか否かを確認する必要があるため、情報 内容を製示するようになつている。そして、

EBITRUM 内の情報が全て消去された後、再替込モードを選択することにより RAMバンファに一時記憶されている情報を、ステンプ S 35 ~ S 38 に従つて情報が消去されたIC カード内の EBITRUM に再び込みする。かくして、情報の編集処理が行なわれた内容がIC カード内の EEPRUM に格納されるので、IC カードを従来通り使用することが可能である。

以上のようにこの強制によれば、1Cカードに 内版されている BEPHOM 内の情報の修正,変更等 を、従来ほど手間がかからずにかつ効率的に行な うことが可能となり、特に情報を追配方式で報込 む用途において、1Cカード内に格納されている 情報の編集処理を効果的に行なうことができる。 また、情報データの1パイト,1ピット単位での 編集処理も可能であり、特に図形情報の修正,編 集の際に有用なものとなる。

なお、上述の実施例ではIC カードに内敵され

(7.)



手 統 補 正 雪(方式)

图 和 58年 3月 4日

特許庁長官 若 杉 和 夫 取

1.事件の表示

昭 和 57年 特 許 顧 第 181833号

2. 発明の名称

ICカードにおける編集処理方法

3.福正をする者

事件との関係 特許出願人

大日本印刷株式会社

4.代 理 人

東京部新宿区西新宿区一丁目 18番 18号野村ビルフF 電話 (348)7705

7877 弁 理 士 安 彩 雄 三

5. 補正命令の日付

昭和68年 2月 2日

(発送日 昭和58年 2月22日)

8.福圧の対象

委任状並びに明創書及び図面

7. 袖正の対象

(1) 要任状を別紙の通り補正する。

(2) 明知書の浄書(内容に変更なし)

(3) 木顆蛭付の図面を別紙の通り補正する。